# 日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2002年11月 5日

出 願 番 号

Application Number:

特願2002-321305

[ ST.10/C ]:

[JP2002-321305]

出 願 人
Applicant(s):

ティーディーケイ株式会社

2003年 3月11日

特許庁長官 Commissioner, Japan Patent Office



# 特2002-321305

【書類名】 特許願

【整理番号】 P04547

【提出日】 平成14年11月 5日

【あて先】 特許庁長官殿

【発明者】

【住所又は居所】 東京都中央区日本橋一丁目13番1号ティーディーケイ

株式会社内

【氏名】 花島 直樹

【発明者】

【住所又は居所】 東京都中央区日本橋一丁目13番1号ティーディーケイ

株式会社内

【氏名】 木練 透

【発明者】

【住所又は居所】 東京都中央区日本橋一丁目13番1号ティーディーケイ

株式会社内

【氏名】 秦 健次郎

【特許出願人】

【識別番号】 000003067

【氏名又は名称】 ティーディーケイ株式会社

【代理人】

【識別番号】 100078031

【氏名又は名称】 大石 皓一

【選任した代理人】

【識別番号】 100115738

【氏名又は名称】 鷲頭 光宏

【選任した代理人】

【識別番号】 501481791

【氏名又は名称】 緒方 和文

【手数料の表示】

【予納台帳番号】 074148

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 導波路埋め込み型光回路及びこれに用いる光学素子

【特許請求の範囲】

【請求項1】 導波路層と、前記導波路層に設けられた溝と、前記溝を介して対向する複数対のスポットサイズ変換素子とを備えるアレイ状の導波路埋め込み型光回路であって、前記スポットサイズ変換素子は、いずれも、第1のコア及び第1のクラッドからなる第1の光導波路部分と前記第1のクラッドの延長部分である第2のコア及び第2のクラッドからなる第2の光導波路部分とを少なくとも備えていることを特徴とする導波路埋め込み型光回路。

【請求項2】 前記スポットサイズ変換素子は、いずれも、前記第1の光導波路部分と前記第2の光導波路部分との間に設けられ前記第2の光導波路部分に向かうにつれて前記第1のコアが徐々に細くなる遷移導波路部分をさらに備えていることを特徴とする請求項1に記載の導波路埋め込み型光回路。

【請求項3】 前記第1のクラッドが前記第1のコアの実質的に全面を覆っていることを特徴とする請求項1又は2に記載の導波路埋め込み型光回路。

【請求項4】 前記第1のコアの中心と前記第2のコアの中心とがほぼ同一軸上に位置することを特徴とする請求項1乃至3のいずれか1項に記載の導波路埋め込み型光回路。

【請求項5】 前記スポットサイズ変換素子を伝搬する光の光軸に垂直な面に対し、前記溝が斜めに形成されていることを特徴とする請求項1乃至4のいずれか1項に記載の導波路埋め込み型光回路。

【請求項6】 前記溝に挿入された光アイソレータ素子をさらに備えることを特徴とする請求項1万至5のいずれか1項に記載の導波路埋め込み型光回路。

【請求項7】 前記光アイソレータ素子は、前記スポットサイズ変換素子を 伝搬する光の光軸に垂直な面に対し斜めに挿入されていることを特徴とする請求 項6に記載の導波路埋め込み型光回路。

【請求項8】 前記溝に挿入された光フィルタをさらに備えることを特徴とする請求項1万至5のいずれか1項に記載の導波路埋め込み型光回路。

【請求項9】 導波路層と、前記導波路層に設けられた溝と、前記溝を介し

て対向する複数対の埋め込み型光導波路とを備えるアレイ状の導波路埋め込み型 光回路の前記溝に挿入可能な光学素子であって、前記溝を介して前記複数対の埋 め込み型光導波路を伝搬する光が通過する領域を備えることを特徴とする光学素 子。

【請求項10】 前記光学素子は、磁気光学素子と、前記磁気光学素子の一方の面に設けられた第1及び第2の複屈折板と、前記磁気光学素子の他方の面に設けられた第3及び第4の複屈折板とを含むことを特徴とする請求項9に記載の光学素子。

【請求項11】 前記第1及び第2の複屈折板の境界線並びに前記第3及び第4の複屈折板の境界線は、前記光学素子が前記溝に挿入された場合に、複数対の埋め込み型光導波路の配列方向と実質的に一致することを特徴とする請求項10に記載の光学素子。

【請求項12】 前記第1及び第2の複屈折板は前記磁気光学素子の前記一方の面において交互に配置され、前記第3及び第4の複屈折板は前記磁気光学素子の前記他方の面において交互に配置されていることを特徴とする請求項10に記載の光学素子。

【請求項13】 前記第1及び第2の複屈折板は前記磁気光学素子の前記一方の面において格子状に配置され、前記第3及び第4の複屈折板は前記磁気光学素子の前記他方の面において格子状に配置されていることを特徴とする請求項10に記載の光学素子。

【請求項14】 前記第1及び第3の複屈折板は、前記光学素子が前記溝に 挿入された場合に、各埋め込み型光導波路を伝搬する光のビームスポットの半分 が照射される位置に配置され、前記第2及び第4の複屈折板は、前記光学素子が 前記溝に挿入された場合に、各埋め込み型光導波路を伝搬する光のビームスポット の残りの半分が照射される位置に配置されていることを特徴とする請求項10 乃至13のいずれか1項に記載の光学素子。

【請求項15】 前記第1及び第3の複屈折板は、前記光学素子が前記溝に 挿入された場合に、前記複数対の埋め込み型光導波路のうち所定の導波路埋め込 み型光回路対を伝搬する光のビームスポットが照射される位置に配置され、前記 第2及び第4の複屈折板は、前記光学素子が前記溝に挿入された場合に、前記複数対の埋め込み型光導波路のうち前記所定の導波路埋め込み型光回路対に隣接する他の導波路埋め込み型光回路を伝搬する光のビームスポットが照射される位置に配置されていることを特徴とする請求項12に記載の光学素子。

【請求項16】 前記第1乃至第4の複屈折板の光学軸は、所定の基準軸に対してそれぞれ+22.5°, -67.5°, -22.5°及び+67.5°に設定されていることを特徴とする請求項10乃至15のいずれか1項に記載の光学素子。

【請求項17】 前記光学素子は、磁気光学素子と、前記磁気光学素子の一方の面において所定間隔で設けられた第1の複屈折板と、前記磁気光学素子の他方の面において所定間隔で設けられた第2の複屈折板とを含むことを特徴とする請求項9に記載の光学素子。

【請求項18】 前記第1及び第2の複屈折板は、前記磁気光学素子を介して実質的に互いに対向しない位置に配置されていることを特徴とする請求項17に記載の光学素子。

【請求項19】 磁気光学素子と、前記磁気光学素子の一方の面において交互に設けられた第1及び第2の複屈折板と、前記磁気光学素子の他方の面において交互に設けられた第3及び第4の複屈折板とを備えることを特徴とする光学素子。

【請求項20】 磁気光学素子と、前記磁気光学素子の一方の面において所 定間隔で設けられた第1の複屈折板と、前記磁気光学素子の他方の面において所 定間隔で設けられた第2の複屈折板とを備えることを特徴とする光学素子。

【請求項21】 導波路層と、前記導波路層に設けられた溝と、前記溝を介して対向する複数対の埋め込み型光導波路と、前記溝に挿入された光学素子とを備え、前記光学素子は、前記溝を介して前記埋め込み型光導波路を伝搬する光が通過する複数の領域を備えることを特徴とする導波路埋め込み型光回路。

### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は導波路埋め込み型光回路及びこれに用いる光学素子に関し、さらに詳細には、複数の埋め込み型光導波路を備えるアレイタイプの導波路埋め込み型光回路及びこれに用いることが可能な光学素子に関する。

[0002]

# 【従来の技術】

近年、情報伝送の高速化・大容量化を達成すべく光通信が幅広く利用されている。光通信においては、目的に応じ、光導波路(光ファイバや埋め込み型光導波路)の所定の部分に光アイソレータ、光サーキュレータ等の光非相反デバイスが 適宜挿入される。

# [0003]

光アイソレータや光サーキュレータ等の光非相反デバイスは、特許文献1に記載されているように、一般にファラデー回転子や偏光子等からなる光学素子が2つのレンズ間に配置された構成を有している。しかしながら、このような構成を有する光非相反デバイスは、部品点数が多いことから小型化が困難であるとともに、精密な光軸調整が必要であることから製造コストが高くなるという問題があった。このため、レンズを用いることなく、光導波路を分断して設けられた溝にファラデー回転子や偏光子等からなる光学素子を直接挿入する導波路埋め込み型の光回路が注目されている。

### [0004]

導波路埋め込み型の光回路は、これが挿入される光導波路を含めた全体のサイズを小型化することができるため、特許文献2に記載されているように、複数本の埋め込み型光導波路上に光学素子を並列に配置したアレイタイプの光回路を構成することも可能である。このように光回路をアレイ状に配置すれば、1チャンネル当たりの設備コストを大幅に低減することが可能となる。

#### [0005]

しかしながら、溝によって分断された光導波路を光が伝搬する場合、分断された部分において主に回折現象に起因する損失が発生する。図33はこれを説明するための図であり、コア41a及びクラッド41bからなる光導波路41からコア42a及びクラッド42bからなる光導波路42ヘギャップを介して光40が

伝搬する様子を、コア径が小さい場合(a)とコア径が大きい場合(b)とに分けて模式的に示している。図33(a),(b)に示すように、光導波路41より出射する光は回折現象によって広がるため、ギャップ幅dが大きいほど回折損失は増大する。一方、図33(a)と図33(b)とを対比すれば明らかなように、回折現象はビームスポット径が小さいほど顕著となるため、回折損失を低減するためには、ギャップ幅dを狭くするとともにビームスポット径を大きくすればよい。

[0006]

このため、溝によって分断された光導波路が光ファイバである場合、その終端部においてコア径が局所的に拡大されたTEC (Thermally Expanded Core) ファイバを用いることによってスポットサイズ変換すれば、回折現象に起因する損失を低減することができる。TECファイバにおけるコアの拡大は、広く知られているようにマイクロバーナやヒータ等による加熱によって行われる。

[0007]

しかしながら、埋め込み型の光導波路は、光ファイバに比べて熱容量が非常に大きいことから、TECファイバのように、加熱によってコア径を局所的に拡大することは困難である。このため、埋め込み型の光導波路においては、光非相反デバイスが挿入される溝部において回折現象に起因する損失が大きくなるという問題があった。

[0008]

【特許文献1】 特開平10-68910号公報

【特許文献2】 特開平11-119158号公報

【特許文献3】 特開平10-339848号公報

【非特許文献 1】 Efficient coupling of a semiconductor laser to a n optical fiber by means of a tapered waveguide on silicon (Appl. Phys. Lett. 55(23), 4 December 1989, pp2389-2391)

【非特許文献2】 Polymeric buried core adiabatic optical spot-size transformer (ELECTRONICS LETTERS Vol.38, No.7, 28th March 2002, pp319-321)

# 【発明が解決しようとする課題】

このように、埋め込み型光導波路に溝を設け、ここにファラデー回転子や偏光子等の光学素子を直接挿入する場合、溝部において大きな損失が発生してしまうため、小型化が可能であるという導波路埋め込み型の光回路の利点を活かしてアレイタイプの光回路を構成した場合においては、回折に起因する損失がチャンネルごとに発生するという問題があった。

#### [0009]

したがって、本発明の目的は、溝部における損失が低減されたアレイタイプの 導波路埋め込み型光回路を提供することである。

# [0010]

また、本発明の他の目的は、アレイタイプの導波路埋め込み型光回路に用いる ことが好適な光学素子を提供することである。

#### [0011]

# 【課題を解決するための手段】

本発明による導波路埋め込み型光回路は、導波路層と、前記導波路層に設けられた溝と、前記溝を介して対向する複数対のスポットサイズ変換素子とを備えるアレイ状の導波路埋め込み型光回路であって、前記スポットサイズ変換素子は、いずれも、第1のコア及び第1のクラッドからなる第1の光導波路部分と前記第1のクラッドの延長部分である第2のコア及び第2のクラッドからなる第2の光導波路部分とを少なくとも備えていることを特徴とする。

#### [0012]

本発明によれば、対となるスポットサイズ変換素子のうち、一方のスポットサイズ変換素子の第1の光導波路部分へ入射する光は、そのビームスポットが拡大されて第2の光導波路部分を伝搬した後、溝を介して対向する他方のスポットサイズ変換素子の第2の光導波路部分へ入射し、そのビームスポットが再び縮小されて第1の光導波路部分を伝搬する。このように、溝を介して伝搬する光のビームスポットが拡大されていることから、回折現象に基づく損失を大幅に低減することが可能となる。これにより、小型化が可能であるという導波路埋め込み型の光回路の利点を活かしつつ、各チャンネルにおいて発生する回折損失を低減する

ことが可能となるので、良好な特性を有するアレイタイプの導波路埋め込み型光 回路を提供することが可能となる。

# [0013]

また、前記スポットサイズ変換素子は、いずれも、前記第1の光導波路部分と前記第2の光導波路部分との間に設けられ前記第2の光導波路部分に向かうにつれて前記第1のコアが徐々に細くなる遷移導波路部分をさらに備えていることが好ましい。これによれば、遷移導波路部分においてスポットサイズ変換を行うことが可能となる。

#### [0014]

また、前記第1のクラッドが前記第1のコアの実質的に全面を覆っていることが好ましい。さらに、前記第1のコアの中心と前記第2のコアの中心とがほぼ同一軸上に位置することがより好ましい。これによれば、第1の光導波路部分を伝搬する光のビームスポットの中心と第2の光導波路部分を伝搬する光のビームスポットの中心とがほぼ一致することから、より効率よくビームスポット変換を行うことが可能となる。

#### [0015]

また、前記スポットサイズ変換素子を伝搬する光の光軸に垂直な面に対し、前 記溝が斜めに形成されていることが好ましい。これによれば、溝部分において生 じる反射光の戻りを防止することが可能となる。

### [0016]

また、前記溝に挿入された光アイソレータ素子をさらに備えることが好ましい。これによれば、低損失な光アイソレータアレイや光サーキュレータアレイを提供することが可能となる。

#### [0017]

さらに、前記光アイソレータ素子は、前記スポットサイズ変換素子を伝搬する 光の光軸に垂直な面に対し斜めに挿入されていることが好ましい。これによれば 、磁気光学素子の表面において生じる反射光の戻りを防止することが可能となる 。また、上述のように溝が斜めに形成されている場合には、磁気光学素子の挿入 角度を溝の形成角度に基づいて所定の角度に設定すれば、溝の傾きにより生じる 入射光と透過光との光軸ずれを補正することができ、これにより損失をより低減 することが可能となる。

[0018]

また、前記溝に挿入された光フィルタをさらに備えることも好ましい。これに よれば、低損失な光フィルタアレイを提供することが可能となる。

[0019]

また、本発明の一側面による光学素子は、導波路層と、前記導波路層に設けられた溝と、前記溝を介して対向する複数対の埋め込み型光導波路とを備えるアレイ状の導波路埋め込み型光回路の前記溝に挿入可能な光学素子であって、前記溝を介して前記複数対の埋め込み型光導波路を伝搬する光が通過する領域を備えることを特徴とする。

[0020]

本発明による光学素子は、アレイ状の導波路埋め込み型光回路の溝に挿入することにより、各埋め込み型光導波路対に対して所望の光学特性を与えることが可能となるので、部品点数を抑制することが可能となる。

[0021]

また、前記光学素子は、磁気光学素子と、前記磁気光学素子の一方の面に設けられた第1及び第2の複屈折板と、前記磁気光学素子の他方の面に設けられた第3及び第4の複屈折板とを含むことが好ましい。これによれば、光アイソレータ素子として利用することが可能となる。

[0022]

ここで、本発明の好ましい実施態様においては、前記第1及び第2の複屈折板の境界線並びに前記第3及び第4の複屈折板の境界線は、前記光学素子が前記溝に挿入された場合に、複数対の埋め込み型光導波路の配列方向と実質的に一致しており、本発明の好ましい別の実施態様においては、前記第1及び第2の複屈折板は前記磁気光学素子の前記一方の面において交互に配置され、前記第3及び第4の複屈折板は前記磁気光学素子の前記他方の面において交互に配置されており、本発明の好ましいさらに別の実施態様においては、前記第1及び第2の複屈折板は前記磁気光学素子の前記一方の面において格子状に配置され、前記第3及び

第4の複屈折板は前記磁気光学素子の前記他方の面において格子状に配置されている。

[0023]

また、前記第1及び第3の複屈折板は、前記光学素子が前記溝に挿入された場合に、各埋め込み型光導波路を伝搬する光のビームスポットの半分が照射される位置に配置され、前記第2及び第4の複屈折板は、前記光学素子が前記溝に挿入された場合に、各埋め込み型光導波路を伝搬する光のビームスポットの残りの半分が照射される位置に配置されていることが好ましい。これによれば、アレイ状の導波路埋め込み型光回路の溝に挿入することにより、光アイソレータアレイを構成することができる。

[0024]

さらに、前記第1及び第3の複屈折板は、前記光学素子が前記溝に挿入された場合に、前記複数対の埋め込み型光導波路のうち所定の導波路埋め込み型光回路対を伝搬する光のビームスポットが照射される位置に配置され、前記第2及び第4の複屈折板は、前記光学素子が前記溝に挿入された場合に、前記複数対の埋め込み型光導波路のうち前記所定の導波路埋め込み型光回路対に隣接する他の導波路埋め込み型光回路を伝搬する光のビームスポットが照射される位置に配置されていることもまた好ましい。これによれば、アレイ状の導波路埋め込み型光回路の溝に挿入することにより、光サーキュレータアレイを構成することができる。

[0025]

また、前記第1乃至第4の複屈折板の光学軸は、所定の基準軸に対してそれぞれ+22.5°,-67.5°,-22.5°及び+67.5°に設定されていることが好ましい。これによれば、部品の共通化を図ることができるので、生産性を高めることが可能となる。

[0026]

また、前記光学素子は、磁気光学素子と、前記磁気光学素子の一方の面において所定間隔で設けられた第1の複屈折板と、前記磁気光学素子の他方の面において所定間隔で設けられた第2の複屈折板とを含むこともまた好ましい。この場合、前記第1及び第2の複屈折板は、前記磁気光学素子を介して実質的に互いに対

向しない位置に配置されていることがより好ましい。これによれば、アレイ状の 導波路埋め込み型光回路の溝に挿入することにより、光サーキュレータアレイを 構成することができる。

[0027]

また、本発明の他の側面による光学素子は、磁気光学素子と、前記磁気光学素子の一方の面において交互に設けられた第1及び第2の複屈折板と、前記磁気光学素子の他方の面において交互に設けられた第3及び第4の複屈折板とを備えることを特徴とする。これによれば、アレイ状の導波路埋め込み型光回路の溝に挿入することにより、光アイソレータアレイや光サーキュレータアレイを構成することが可能となる。

[0028]

また、本発明のさらに他の側面による光学素子は、磁気光学素子と、前記磁気 光学素子の一方の面において所定間隔で設けられた第1の複屈折板と、前記磁気 光学素子の他方の面において所定間隔で設けられた第2の複屈折板とを備えるこ とを特徴とする。これによれば、アレイ状の導波路埋め込み型光回路の溝に挿入 することにより、光サーキュレータアレイを構成することが可能となる。

[0029]

また、本発明による導波路埋め込み型光回路は、導波路層と、前記導波路層に設けられた溝と、前記溝を介して対向する複数対の埋め込み型光導波路と、前記溝に挿入された光学素子とを備え、前記光学素子は、前記溝を介して前記埋め込み型光導波路を伝搬する光が通過する複数の領域を備えることを特徴とする。これによれば、一つの光学素子によって複数対の埋め込み型光導波路に対し所望の特性を与えることができるので、部品点数を削減することが可能となる。

[0030]

【発明の実施の形態】

以下、添付図面を参照しながら、本発明の好ましい実施態様について詳細に説明する。

[0031]

図1は本発明の好ましい実施態様にかかる導波路埋め込み型光回路(光アイソ

レータアレイ) 10を示す図であり、(a) は略上面図、(b) は略側面図である。

# [0032]

図1に示すように、本実施態様にかかる導波路埋め込み型光回路10は、基板11と、基板11上に設けられた導波路層12を備え、導波路層12に設けられた溝13には光アイソレータ素子30が挿入されている。基板11は、導波路埋め込み型光回路10の機械的強度を確保する役割を果たし、その材料としては、導波路埋め込み型光回路10の機械的強度を確保可能である限り特に限定されないが、シリコンやガラスを用いることが好ましい。導波路層12内には、埋め込み型光導波路21と埋め込み型光導波路22からなる一対の埋め込み型光導波路が複数対(図1に示す例では5対)設けられており、溝13は、これら埋め込み型光導波路21,22を分断するように斜めに設けられている。溝13の幅は、光アイソレータ素子30が挿入可能な限度においてできる限り狭く設定することが好ましい。また、光アイソレータ素子30が挿入された溝13内は光学接着剤14によって充填されており、これによって光アイソレータ素子30が溝13内に固定されている。

#### [0033]

図2は、光アイソレータ素子30の構造を示す略斜視図である。図2に示すように、光アイソレータ素子30は、ファラデー回転子31と、ファラデー回転子31の対向する2つの表面にそれぞれ設けられた偏光子32,33によって構成される板状体である。ファラデー回転子31は偏光を45°回転させる役割を果たし、特に限定されるものではないがビスマス置換希土類鉄ガーネット等の磁気光学結晶によって構成される。ファラデー回転子31の厚みは、その材料や埋め込み型光導波路21,22を伝搬する光の波長によって異なるが、例えば、ファラデー回転子31がビスマス置換希土類鉄ガーネットからなる場合、埋め込み型光導波路21,22を伝搬する光の波長が1.31μmである場合にあっては250μm程度に設定する必要があり、埋め込み型光導波路21,22を伝搬する光の波長が1.55μmである場合にあっては370μm程度に設定する必要がある。

# [0034]

また、偏光子32と偏光子33は互いに45度異なる通過偏光方向を持ち、図2に示すようにファラデー回転子31を偏光子32,33で挟んで配置し、図示しない磁石によって磁界を光軸方向に印加することにより、非相反動作を得ることができる。偏光子32,33の材料としては、特に限定されるものではないが、偏光ガラスや、ルチルや水晶のような複屈折性結晶等を用いることができる。光アイソレータ素子30は、ファラデー回転子31と偏光子32,33とが光学接着剤により直接貼り合わされた構成であってもよいが、それぞれの表面に反射防止膜が設けられた構造であることがより好ましい。

### [0035]

次に、導波路層12の内部構造について説明する。

# [0036]

図3は、図1に示す領域100を抜き出して示す略斜視図であり、図4は図1に示す領域100を図3とは逆方向から見た略斜視図である。尚、図3及び図4においては、溝13に挿入される光アイソレータ素子30は省略されている(以下に説明する図5及び図6においても同様)。領域100は、導波路層12のうち、溝13を挟んで両側に埋め込み型光導波路21,22が存在する部分である。本実施態様においては、このような領域100は5対存在し、これらはいずれも同じ構造を有している。

### [0037]

図3及び図4に示すように、領域100は、基板11と、下部クラッド層102-1及び102-2 (これらをまとめて下部クラッド層102と呼ぶことがある)と、上部クラッド層103-1及び103-2 (これらをまとめて上部クラッド層103と呼ぶことがある)と、コア領域104-1及び104-2 (これらをまとめてコア領域104と呼ぶことがある)と、光学樹脂層105-1及び105-2 (これらをまとめて光学樹脂層105と呼ぶことがある)とを備えており、下部クラッド層102-1、上部クラッド層103-1、コア領域104-1及び光学樹脂層105-2からな部クラッド層103-2、コア領域104-2及び光学樹脂層105-2からな

る部分とは、溝13によって分断されている。

[0038]

下部クラッド層102-1及び上部クラッド層103-1は、埋め込み型光導波路21を構成する「第1のクラッド」としての役割を果たすとともに「第2のコア」としての役割を果たし、同様に、下部クラッド層102-2及び上部クラッド層103-2は、埋め込み型光導波路22を構成する「第1のクラッド」としての役割を果たすとともに「第2のコア」としての役割を果たす。下部クラッド層102-1,102-2及び上部クラッド層103-1,103-2の材料としては、基板11及びコア領域104と異なる屈折率を有している限り特に限定されないが、いずれも石英系ガラスやポリマーを用いることが好ましい。

[0039]

コア領域104-1は、埋め込み型光導波路21を構成する「第1のコア」としての役割を果たし、下部クラッド層102-1上の一部に設けられるとともに、上部クラッド層103-1によってその表面が覆われている。同様に、コア領域104-2は、埋め込み型光導波路22を構成する「第1のコア」としての役割を果たし、下部クラッド層102-2上の一部に設けられるとともに、上部クラッド層103-2によってその表面が覆われている。コア領域104の材料としては、下部クラッド層102及び上部クラッド層103と異なる屈折率を有している限り特に限定されないが、石英系ガラスやポリマーを用いることが好ましい。

[0040]

光学樹脂層105-1は、埋め込み型光導波路21を構成する「第2のクラッド」としての役割を果たし、光学樹脂層105-2は、埋め込み型光導波路22を構成する「第2のクラッド」としての役割を果たす。光学樹脂層105の材料としては、下部クラッド層102及び上部クラッド層103と異なる屈折率を有している限り特に限定されないが、紫外線硬化型樹脂を用いることが好ましい。

[0041]

図5は図3に示すA-A線に沿った断面図、図6は図3に示すB-B線に沿った断面図である。図5及び図6に示すように、コア領域104-1,104-2

は、端面から一定の距離においてその幅(図5における上下方向の長さ)が実質的に一定に設定され、その後、溝13に向かうにつれて先端部分が徐々に細くなるテーパ形状を有している。このため、溝13の近傍部分においては下部クラッド層102-1,102-2と上部クラッド層103-1,103-2との間にはコア領域104-1,104-2は存在せず、両者は直接積層された状態となっている。

### [0042]

本明細書においては、埋め込み型光導波路21,22のうち、コア領域104-1,104-2の幅が実質的に一定に設定されている区間を「第1の光導波路部分」、コア領域104-1,104-2が設けられていない区間を「第2の光導波路部分」、溝13に向かうにつれてコア領域104-1,104-2の幅が徐々に細くなる区間を「遷移導波路部分」と呼ぶ。また、本明細書においては、第1の光導波路部分、遷移導波路部分及び第2の光導波路部分を合わせて「スポットサイズ変換素子」と呼ぶ。したがって、本実施態様にかかる導波路埋め込み型光回路10においては、溝13を介して向かい合う一対のスポットサイズ変換素子が複数対設けられた構造を有しており、いずれのスポットサイズ変換素子が複数対設けられた構造を有しており、いずれのスポットサイズ変換素子とも、第2の光導波路部分が溝13側に位置し、第1の光導波路部分が溝13とは反対側(導波路埋め込み型光回路10の端面側)に位置している。

#### [0043]

第1の光導波路部分は第1のコア及び第1のクラッドによって構成されるチャネル型の光導波路であり、第2の光導波路部分は第2のコア及び第2のクラッドによって構成されるチャネル型の光導波路である。上述のとおり、第1のクラッド及び第2のコアは、いずれも下部クラッド層102-1及び上部クラッド層103-1からなる積層体又は下部クラッド層102-2及び上部クラッド層103-2からなる積層体によって構成される。また、遷移導波路部分は、コアとなる部分が第1のコアから第2のコアへ遷移するとともに、クラッドとなる部分が第1のクラッドから第2のクラッドへ遷移する領域であり、この領域においては、伝搬する光のスポットサイズは第1の光導波路部分における相対的に小さいスポットサイズから第2の光導波路部分における相対的に大きいスポットサイズへ

(或いは、第2の光導波路部分における相対的に大きいスポットサイズから第1 の光導波路部分における相対的に小さいスポットサイズへ)と変化する。つまり 、実際のスポットサイズ変換は、遷移導波路部分において行われることになる。

[0044]

コア領域104-1,104-2のテーパ部分の先端については、より鋭利である方が原理的に過剰損失が抑制されるため好ましいが、実際の製造ばらつきを考慮すれば、図7に示すように先端部をカットした形状とすることが好ましい。この場合、先端部の幅 $x_1$  は製造条件によって大幅にばらつかない範囲において小さく設定することが好ましく、具体的には、 $1\mu$  m以下とすることが好ましく、0.6  $\mu$  m以下とすることが好ましい。先端部の幅 $x_1$  を  $1\mu$  m以下に設定すれば、多くの場合において過剰損失を約0.8 d B以下に抑えることが可能となり、先端部の幅 $x_1$  を 0 .6  $\mu$  m以下に設定すれば、多くの場合において過剰損失を約0.4 d B以下に抑えることが可能となる。また、テーパ形状となっている部分の長さ $x_2$  については、特に限定されるものではないが、コア領域104-1,104-2のうちテーパ形状ではない部分(第1の光導波路部分に対応する領域)の幅  $a_2$  の 1 00 x 20 0 倍程度に設定することが好ましい。このように設定すれば、導波路埋め込み型光回路10全体の大型化を抑制しつつ、遷移導波路部分において発生する過剰損失を効果的に抑制することが可能となる。

[0045]

また、図5及び図6に示すように、下部クラッド層102-1及び上部クラッド層103-1からなる積層体、すなわち、埋め込み型光導波路21の第1のクラッドであり且つ第2のコアである部分は、少なくとも領域100の端面から溝13までの全領域においてその幅(図5における上下方向の長さ)及び高さ(図6における上下方向の長さ)が実質的に一定に設定されている。これは、埋め込み型光導波路22の下部クラッド層102-2及び上部クラッド層103-2からなる積層体についても同様である。

[0046]

図8は、領域100の端面部分における下部クラッド102-1, 102-2 及び上部クラッド103-1, 103-2とコア領域104-1, 104-2と の位置関係を詳細に示す図である。

# [0047]

図8に示すように、コア領域104-1, 104-2の高さを $a_1$ とし、下部クラッド層102-1及び上部クラッド層103-1からなる積層体並びに下部クラッド層102-2及び上部クラッド層103-2からなる積層体の高さを1とした場合、コア領域104-1, 104-2を高さ方向に12に分割する線と、上記積層体を高さ方向に12に分割する線と、上記積層体を高さ方向に12に分割する線とは、ほぼ一致している。つまり、コア領域104-1, 104-20高さ方向における中心線と上記積層体の高さ方向における中心線とは、ほぼ一致している。同様に、コア領域104-1, 104-20幅を104-1, 104-20幅を幅方向に104-1, 104-20幅方向における中心線と上記積層体の幅方向に104-1, 104-10 幅域104-1, 104-10 を幅方向における中心線と上記積層体の幅方向における中心線とは、ほぼ一致している。つまり、コア領域104-1, 104-10 における中心線とは、ほぼ一致している。このことは、コア領域104-1, 104-10 の中心点とほぼ一致していることを意味する。

### [0048]

特に限定されるものではないが、コア領域104-1, 104-2の高さ $a_1$ 及び幅 $a_2$ としては、一般的な光ファイバのコア径とほぼ同じサイズ( $7\mu$ m程度)に設定することが好ましい。このように設定すれば、埋め込み型光導波路 21, 22の第1の光導波路部分と光ファイバとをV溝等により直接接続することが可能となる。

# [0049]

以上のような構成を有する領域100において、埋め込み型光導波路21の第1の光導波路部分に入射する光は、第1のコアを溝13に向かって伝搬した後、第1のコアが徐々に細くなる遷移導波路部分において第1のクラッドへ徐々に滲みだす。このため、遷移導波路部分では、第1のクラッドは溝13に向かうにつれて徐々に第2のコアとしての機能へと変化し、第2の光導波路部分に至ると、ほぼ完全に第2のコアとして機能する。したがって、溝13より出射する光のビームスポットは、第1の光導波路部分に入射する光のビームスポットよりも拡大

されている。また、埋め込み型光導波路22の第2の光導波路部分に入射する光は、第2のコアを溝13とは反対方向へ伝搬した後、第1のコアが現れ徐々に太くなる遷移導波路部分において第1のコアへ徐々に滲み込む。このため、遷移導波路部分では、第2のコアは溝13とは反対方向に向かうにつれて徐々に第1のクラッドとしての機能へと変化し、第1の光導波路部分に至ると、ほぼ完全に第1のクラッドとして機能する。したがって、第1の光導波路部分より出射する光のビームスポットは、溝13に入射する光のビームスポットよりも縮小されている。

### [0050]

このように、本実施態様にかかる導波路埋め込み型光回路10においては、溝 13により埋め込み型光導波路21と埋め込み型光導波路22とが分断されている部分は、第1の光導波路部分よりもコア径が大きい第2の光導波路部分であることから、溝13を介して伝搬する光のビームスポットは第1の光導波路部分を伝搬する光のビームスポットよりも拡大されており、これにより、溝13において生じる回折損失が大幅に削減される。したがって、小型化が可能であるという導波路埋め込み型の光回路の利点を活かしつつ、各チャンネルにおいて発生する回折損失を低減することが可能となる。しかも、本実施態様にかかる導波路埋め込み型光回路10においては、図8を用いて説明したように、第1のコアの中心であるコア領域104−1,104−2の中心部分と、第2のコア(第1のクラッド)の中心である積層体の中心部分とがほぼ一致していることから、遷移導波路部分においてビームスポットの中心がほとんどずれず、このため、遷移導波路部分において生じる損失も最小限に抑えられる。

#### [0051]

次に、本実施態様にかかる導波路埋め込み型光回路10の製造工程について図面を参照しながら説明する。以下、領域100に注目して説明を進めるが、領域100のみが単独で製造されるわけではなく、導波路埋め込み型光回路10が一体的に製造されることは言うまでもない。

#### [0052]

まず、所定の面積を有する基板11を用意し(図9)、その全面に下部クラッ

ド102及びコア領域104をこの順に成膜する(図10)。下部クラッド102及びコア領域104の成膜方法としては特に限定されるものではないが、下部クラッド102及びコア領域104の構成元素を含む化学種を用いた気相成長法、例えば、CVD法、スパッタリング法、真空蒸着法、FHD(Flame Hydrosis Deposition)法や塗布法等を用いることが好ましく、下部クラッド102及びコア領域104の材料として石英系ガラス用いる場合には、生産性・膜質の観点からCVD法又はFHD法を用いることが特に好ましく、下部クラッド102及びコア領域104の材料としてポリマーを用いる場合には、簡便性の観点から塗布法を用いることが特に好ましい。

# [0053]

次に、コア領域104をパターニングして、コア領域104-1,104-2を形成する(図11)。コア領域104-1,104-2の形状については上述のとおりであり、幅が一定である部分と幅が徐々に細くなるテーパ部分とを備えた形状にパターニングされる。コア領域104のパターニング方法としては特に限定されるものではないが、コア領域104の全面にフォトレジストを塗布し、露光によりコア領域104-1,104-2に対応する部分のみを硬化させてエッチングマスクを形成した後、このエッチングマスクを用いてコア領域104の不要部分を除去することが好ましい。コア領域104の不要部分の除去は、ドライエッチングにより行うことが好ましい。

#### [0054]

次に、上部クラッド103を全面に成膜する(図12)。上部クラッド103の成膜方法としては特に限定されるものではないが、下部クラッド102及びコア領域104と同様、上部クラッド103の構成元素を含む化学種を用いた気相成長法又は塗布法等を用いることが好ましく、上部クラッド103の材料として石英系ガラス用いる場合には、上述のとおりCVD法又はFHD法を用いることが特に好ましく、上部クラッド103の材料としてポリマーを用いる場合には、上述のとおり塗布法を用いることが特に好ましい。

# [0055]

次に、下部クラッド102及び上部クラッド103の積層体(一部にコア領域

104を含む)をパターニングすることにより棒状体を形成する(図13)。かかる棒状体は、埋め込み型光導波路21,22の第1の光導波路部分として用いられるとともに第2の光導波路部分のコア(第2のコア)として用いられる。下部クラッド102及び上部クラッド103の積層体のパターニング方法としては特に限定されるものではないが、コア領域104のパターニングと同様、全面にフォトレジストを塗布し、露光により棒状体に対応する部分のみを硬化させてエッチングマスクを形成した後、このエッチングマスクを用いて下部クラッド102及び上部クラッド103の積層体の不要部分をドライエッチングにより除去することが好ましい。

### [0056]

次に、棒状体を覆うように基板11の全表面に光学樹脂層105を形成し(図 14)、これを硬化させた後、溝13を形成する(図3、図4)。溝13の形成 方法としては特に限定されるものではないが、ダイシングソーを用いたダンシン グにより形成することが好ましい。

# [0057]

そして、図2に示す光アイソレータ素子30を別途用意し、これを溝13に挿入した後、光学接着剤14により固定することによって本実施態様にかかる導波路埋め込み型光回路10が完成する。尚、本実施態様にかかる導波路埋め込み型光回路10の製造方法がこれに限定されるものではなく、他の方法を用いて製造しても構わない。

#### [0058]

以上説明したように、本実施態様にかかる導波路埋め込み型光回路10においては、埋め込み型光導波路21,22からなるチャンネルが複数設けられ、これら埋め込み型光導波路21,22がいずれも、第1の光導波路部分、遷移導波路部分及び第2の光導波路部分からなるスポットサイズ変換素子を含んでいることから、溝13において生じる回折損失が大幅に削減される。したがって、小型化が可能であるという導波路埋め込み型の光回路の利点を活かしつつ、各チャンネルにおいて発生する回折損失を低減することが可能となる。しかも、本実施態様にかかる導波路埋め込み型光回路10においては、第1のコアの中心と第2のコ

ア(第1のクラッド)の中心とがほぼ一致していることから、遷移導波路部分においてビームスポットの中心がほとんどずれず、このため、遷移導波路部分において生じる損失を最小限に抑えることができる。

[0059]

次に、溝13の形成角度と光アイソレータ素子30の挿入角度について説明する。

[0060]

図15は、光アイソレータ素子30が挿入された溝13の状態を拡大して示す 模式的な断面図である。

[0061]

図15に示すように、溝13の形成角度(埋め込み型光導波路21を伝搬する 光 $\eta$ 0の進行方向に対して垂直な面と、溝13の内壁面とがなす角度)を $\theta$  gとし、光アイソレータ素子30の挿入角度(埋め込み型光導波路21を伝搬する入射光 $\eta$ 0の進行方向に対して垂直な面と、ファラデー回転子31の表面とがなす角度)を $\theta$  f とした場合、 $\theta$  g  $\neq$  0°且つ $\theta$  f  $\neq$  0°に設定することが好ましい。このように、溝13の形成角度 $\theta$  g を 0°でない角度に設定すれば、光学接着剤14の表面において生じる反射光 $\eta$  g の大部分は、埋め込み型光導波路21に戻ることがなく、また、ファラデー回転子31の挿入角度 $\theta$  f を 0°でない角度に設定すれば、ファラデー回転子31の挿入角度 $\theta$  f を 0°でない角度

[0062]

しかも、ファラデー回転子31の挿入角度θfを溝13の形成角度θgに基づいて所定の角度に設定すれば、溝13の傾きにより生じる入射光η0と透過光η tとの光軸ずれを補正することができる。

[0063]

図16は、溝13の形成角度 $\theta$ gとファラデー回転子31の挿入角度 $\theta$ fとの好ましい関係を示すグラフである。図16においては、埋め込み型光導波路21を伝搬する入射光 $\eta$ 0の波長が1.31 $\mu$ mであり、これに応じてファラデー回転子31の厚みを250 $\mu$ m、溝13の幅を480 $\mu$ mに設定した場合における



# [0064]

ファラデー回転子31の挿入角度 $\theta$ fと溝13の形成角度 $\theta$ gとを図16に示す関係に設定すれば、溝13の傾きにより生じる入射光 $\eta$ Oと透過光 $\eta$ tとの光軸ずれが、ファラデー回転子31の傾きによって補正されることから、光軸ずれに起因する損失を大幅に低減することが可能となる。

# [0065]

図17は、溝13に挿入可能な他の光アイソレータ素子50の構造を示す略断面図である。

#### [0066]

図17に示す光アイソレータ素子50は、ファラデー回転子51と、ファラデー回転子51の対向する2つの表面にそれぞれ設けられた楔形の偏光子52,53によって構成されている。このような構成を持つ光アイソレータ素子50を用いた場合においても、図18に示すように、ファラデー回転子51の挿入角度  $\theta$  f を  $\theta$  o でない角度に設定すれば、光学接着剤14や偏光子52の表面において生じる反射光  $\theta$  f の大部分は埋め込み型光導波路21に戻ることがない。また、このような構成を持つ光アイソレータ素子50を用いた場合においても、図16を用いて説明したように、ファラデー回転子51の挿入角度  $\theta$  f を溝13の形成角度  $\theta$  g に基づいて所定の角度に設定すれば、溝13の傾きにより生じる入射光  $\theta$  0 と透過光  $\theta$  t との光軸ずれを補正することができる。

#### [0067]

図19は、溝13に挿入可能なさらに他の光アイソレータ素子60の構造を示す略斜視図である。

#### [0068]

図19に示す光アイソレータ素子60は、偏光を45°回転させるファラデー回転子61と、ファラデー回転子61の一方の面に設けられた複屈折素子62,

63と、ファラデー回転子61の前記一方の面に対向する他方の面に設けられた 複屈折素子64,65とによって構成されている。特に限定されるものではない が、複屈折素子62~65の材料としては水晶を用いることができる。図19に 示すように、複屈折素子62はファラデー回転子61の前記一方の表面のうち片 側半分(図19においては上側半分)に設けられており、複屈折素子63はファ ラデー回転子61の前記一方の表面の残りの半分(図19においては下側半分) に設けられている。また、複屈折素子64は、ファラデー回転子61の前記他方 の表面のうち複屈折素子62と対向する部分に設けられており、複屈折素子65 は、ファラデー回転子61の前記他方の表面のうち複屈折素子63と対向する部 分に設けられている。

# [0069]

複屈折素子62の光学軸と複屈折素子63の光学軸とは互いに直交しており、 複屈折素子64の光学軸と複屈折素子65の光学軸とは互いに直交している。さらに、複屈折素子62の光学軸と複屈折素子64の光学軸とはほぼ45°の角度をなしており、複屈折素子63の光学軸と複屈折素子65の光学軸とはほぼ45°の角度をなしている。この場合、図20(a)に示すように、複屈折素子62と複屈折素子63との境界線(複屈折素子64と複屈折素子65との境界線)に対し、複屈折素子62,63の光学軸をそれぞれ90°,0°に設定し、複屈折素子64,65の光学軸をそれぞれ+45°,-45°に設定してもよいが、図20(b)に示すように、上記境界線に対し、複屈折素子62,63の光学軸をそれぞれ+22.5°,-67.5°に設定し、複屈折素子64,65の光学軸をそれぞれ+67.5°,-22.5°に設定し、複屈折素子64,65の光学軸をそれぞれ+67.5°,-22.5°に設定し、複屈折素子64,65からなる板状体と複屈折素子64,65からなる板状体と複屈折素子64,65からなる板状体と複屈折素子64,65からなる板状体と複屈折素子64,65からなる板状体が同一構成となることから、生産性を高めることが可能となる。

#### [0070]

このような構成を有する光アイソレータ素子60を導波路埋め込み型光回路10の溝13に挿入し、磁界を印加すると、埋め込み型光導波路21より出射する光のビームスポットSは、図19,図20に示すように上半分が複屈折素子62 を通過し、下半分が複屈折素子63を通過することになる。複屈折素子62,6 3を通過した光は、ファラデー回転子61を通過することによって45°回転し、それぞれ複屈折素子64,65を通過する。この場合、複屈折素子62,64を通過する光の光路長と、複屈折素子63,65を通過する光の光路長とは等しいことから、光アイソレータ素子60を通過した光のビーム形状は、埋め込み型光導波路21より出射する光のビーム形状と等しくなり、このため埋め込み型光導波路22に結合する。一方、埋め込み型光導波路22側から出射する光については、複屈折素子62,64を通過する光の光路長と、複屈折素子63,65を通過する光の光路長とが異なることから、埋め込み型光導波路21には結合しない。

# [0071]

したがって、光アイソレータ素子30の代わりに上記光アイソレータ素子60 を溝13に挿入した場合においても、導波路埋め込み型光回路10を光アイソレータアレイとして利用することが可能となる。

# [0072]

図21は、溝13に挿入可能なさらに他の光アイソレータ素子70の構造を示す略斜視図である。

#### [0073]

図21に示す光アイソレータ素子70は、偏光を45°回転させるファラデー回転子71と、ファラデー回転子71の一方の面に設けられた複屈折素子72,73と、ファラデー回転子71の前記一方の面に対向する他方の面に設けられた複屈折素子74,75とによって構成されている。図21に示すように、複屈折素子72と複屈折素子73は、ファラデー回転子71の前記一方の表面において交互に設けられ、複屈折素子74と複屈折素子75は、ファラデー回転子71の前記他方の表面において交互に設けられており、複屈折素子72と複屈折素子74とが互いに対向し、複屈折素子73と複屈折素子75とが互いに対向するように配置されている。

### [0074]

複屈折素子72の光学軸と複屈折素子73の光学軸とは互いに直交しており、 複屈折素子74の光学軸と複屈折素子75の光学軸とは互いに直交している。さ らに、複屈折素子72の光学軸と複屈折素子74の光学軸とはほぼ45°の角度をなしており、複屈折素子73の光学軸と複屈折素子75の光学軸とはほぼ45°の角度をなしている。この場合も、図22(a)に示すように、複屈折素子72と複屈折素子73との境界線(複屈折素子74と複屈折素子75との境界線)に対し、複屈折素子72,73の光学軸をそれぞれ90°,0°に設定し、複屈折素子74,75の光学軸をそれぞれ+45°,-45°に設定してもよいが、図22(b)に示すように、上記境界線に対し、複屈折素子72,73の光学軸をそれぞれ+22.5°,-67.5°に設定し、複屈折素子74,75の光学軸をそれぞれ+67.5°,-22.5°に設定することが好ましい。これによれば、複屈折素子72,73からなる板状体と複屈折素子74,75からなる板状体が同一構成となることから、生産性を高めることが可能となる。

# [0075]

このような構成を有する光アイソレータ素子70を導波路埋め込み型光回路10の溝13に挿入し、磁界を印加すると、埋め込み型光導波路21より出射する光のビームスポットSは、図21,図22に示すように右半分及び左半分の一方が複屈折素子72を通過し、他方が複屈折素子73を通過することになる。複屈折素子72,73を通過した光は、ファラデー回転子71を通過することによって45°回転し、それぞれ複屈折素子74,75を通過する。この場合、複屈折素子72,74を通過する光の光路長と、複屈折素子73,75を通過する光の光路長とは等しいことから、光アイソレータ素子70を通過した光のビーム形状は、埋め込み型光導波路21より出射する光のビーム形状と等しくなり、このため埋め込み型光導波路22に結合する。一方、埋め込み型光導波路22側から出射する光については、複屈折素子72,74を通過する光の光路長と、複屈折素子73,75を通過する光の光路長とが異なることから、埋め込み型光導波路21には結合しない。

#### [0076]

したがって、光アイソレータ素子30の代わりに上記光アイソレータ素子70 を溝13に挿入した場合においても、導波路埋め込み型光回路10を光アイソレータアレイとして利用することが可能となる。

# [0077]

上述した光アイソレータ素子60や光アイソレータ素子70は、以下に説明する方法によって作製することが可能である。

# [0078]

図23は、図19及び図20(a)に示す光アイソレータ素子60を製造する方法の一例を示す工程図である。まず、工程(a)で複屈折材料ウエーハ69を光学軸に対し切断方向が0°、+45°、-45°、90°のいずれかの方位となるようにダイソー等で一定間隔に裁断したものをそれぞれ用意し、工程(b)でこれらのうち+45°及び-45°のもの(複屈折素子64と複屈折素子65)を光学接着剤で交互に接着し、0°及び90°のもの(複屈折素子62と複屈折素子63)を光学接着剤で交互に接着する。この場合、光学軸が+45°である複屈折素子(複屈折素子64)と光学軸が-45°である複屈折素子(複屈折素子65)は、同じ種類のものを用いることができる。次いで、工程(c)でファラデー回転子ウエーハ61'の一方の面に複屈折素子62と複屈折素子63からなる複屈折板を貼り合わせ、他方の面に複屈折素子62と複屈折素子65からなる複屈折板を貼り合わせる。この場合、複屈折素子62と複屈折素子65からなる複屈折板を貼り合わせる。この場合、複屈折素子62と複屈折素子65からなる複屈折板を貼り合わせる。この場合、複屈折素子62と複屈折素子63の接着面が複屈折素子64と複屈折素子65の接着面と一致するように貼り合わせる必要がある。そして、工程(d)で、元の裁断方向に平行な方向に裁断し、これにより、(e)に示される光アイソレータ素子60が複数個得られる。

### [0079]

また、図19及び図20(b)に示す光アイソレータ素子60を製造する場合には、上記工程(a)で複屈折材料ウエーハ69を光学軸に対し切断方向が+22.5°、+67.5°、-67.5°、-22.5°のいずれかの方位となるようにダイソー等で一定間隔に裁断したものをそれぞれ用意し、工程(b)でこれらのうち+22.5°及び-67.5°のもの(複屈折素子62と複屈折素子63)を光学接着剤で交互に接着し、+67.5°及び-22.5°のもの(複屈折素子64と複屈折素子65)を光学接着剤で交互に接着すればよい。この場合、光学軸が+22.5°である複屈折素子(複屈折素子62)と光学軸が-22.5°である複屈折素子(複屈折素子65)は、同じ種類のものを用いること

ができ、光学軸が+67.5°である複屈折素子(複屈折素子64)と光学軸が-67.5°である複屈折素子(複屈折素子63)は、同じ種類のものを用いることができる。

[0080]

図24は、図21及び図22(a)に示す光アイソレータ素子70を製造する 方法の一例を示す工程図である。工程(a)~(c)については、上記光アイソ レータ素子70の製造工程と同様であり、まず、複屈折材料ウエーハ79を光学 軸に対し切断方向が0゜、+45゜、-45゜、90゜のいずれかの方位となる ようにダイソー等で一定間隔に裁断したものをそれぞれ用意し、その後、これら のうち+45°及び-45°のもの(複屈折素子74と複屈折素子75)を光学 接着剤で交互に接着し、0°及び90°のもの(複屈折素子72と複屈折素子7 3)を光学接着剤で交互に接着する。この場合、光学軸が+45°である複屈折 素子(複屈折素子74)と光学軸が-45°である複屈折素子(複屈折素子75 )は、同じ種類のものを用いることができる。次いで、ファラデー回転子ウエー ハ71'の一方の面に複屈折素子72と複屈折素子73からなる複屈折板を貼り 合わせ、他方の面に複屈折素子74と複屈折素子75からなる複屈折板を貼り合 わせる。この場合も、複屈折素子72と複屈折素子73の接着面が複屈折素子7 4と複屈折素子75の接着面と一致するように貼り合わせる必要がある。そして 、工程(d)で、元の裁断方向とは直交する方向に裁断し、これにより、(e) に示される光アイソレータ素子70が複数個得られる。

[0081]

また、図21及び図22(b)に示す光アイソレータ素子70を製造する場合には、上記工程(a)で複屈折材料ウエーハ79を光学軸に対し切断方向が+22.5°、+67.5°、-67.5°、-22.5°のいずれかの方位となるようにダイソー等で一定間隔に裁断したものをそれぞれ用意し、工程(b)でこれらのうち+22.5°及び-67.5°のもの(複屈折素子72と複屈折素子73)を光学接着剤で交互に接着し、+67.5°及び-22.5°のもの(複屈折素子74と複屈折素子75)を光学接着剤で交互に接着すればよい。この場合、光学軸が+22.5°である複屈折素子(複屈折素子72)と光学軸が-2

2.5°である複屈折素子(複屈折素子75)は、同じ種類のものを用いることができ、光学軸が+67.5°である複屈折素子(複屈折素子74)と光学軸が-67.5°である複屈折素子(複屈折素子73)は、同じ種類のものを用いることができる。

### [0082]

また、溝13に挿入可能な光アイソレータ素子としては、上述した各光アイソレータ素子30,50,60,70の他、図25に示すような光アイソレータ素子80を用いることも可能である。図25に示す光アイソレータ素子80は、偏光を45°回転させるファラデー回転子81と、ファラデー回転子81の一方の面に格子状に設けられた複屈折素子82,83と、ファラデー回転子81の前記一方の面に対向する他方の面に格子状に設けられた複屈折素子84,85とによって構成され、埋め込み型光導波路21より出射する光のビームスポットSの中心が複屈折素子82,83からなる格子及び複屈折素子84,85からなる格子の中心に位置するよう、溝13に挿入することによって、光アイソレータアレイとして利用することが可能となる。

#### [0083]

図示しないが、この場合も複屈折素子82と複屈折素子83との縦方向の境界線(複屈折素子84と複屈折素子85との縦方向の境界線)に対し、複屈折素子82,83の光学軸をそれぞれ90°,0°に設定し、複屈折素子84,85の光学軸をそれぞれ+45°,-45°に設定してもよいが、上記境界線に対し、複屈折素子82,83の光学軸をそれぞれ+22.5°,-67.5°に設定し、複屈折素子84,85の光学軸をそれぞれ+67.5°,-22.5°に設定することが好ましい。これによれば、複屈折素子82,83からなる板状体と複屈折素子84,85からなる板状体が同一構成となることから、生産性を高めることが可能となる。

#### [0084]

以上、溝13に光アイソレータ素子(30,50,60,70又は80)を挿入することによって光アイソレータアレイを構成した例について説明したが、溝13に光アイソレータ素子ではなく光フィルタを挿入することによって、光フィ

ルタアレイを構成することも可能である。この場合、溝13に一枚の大きなフィルタを挿入することにより、各チャンネルに対して同一のフィルタリング特性を与えてもよいし、1又は2以上のチャンネルに対応する複数のフィルタを挿入することにより、各チャンネルごとに所望のフィルタリング特性を与えても構わない。さらに、溝13の所定の部分には光アイソレータ素子を挿入し、溝13の別の部分には光フィルタを挿入することにより、あるチャンネルについては光アイソレータアレイとして機能し、別のチャンネルについては光フィルタアレイとして機能するよう構成しても構わない。

[0085]

次に、本発明の好ましい他の実施態様について説明する。

[0086]

図26は、本発明の好ましい他の実施態様にかかる導波路埋め込み型光回路( 光サーキュレータアレイ)90を示す略上面図である。

[0087]

図26に示すように、本実施態様にかかる導波路埋め込み型光回路90は、基板(図示せず)上に設けられた導波路層92を備え、導波路層92に設けられた溝93には光アイソレータ素子110が挿入されている。導波路層92内には、埋め込み型光導波路201~208を含むサーキュレータ120が複数個(図26に示す例では4個)設けられており、溝93は、埋め込み型光導波路203と207を分断し、埋め込み型光導波路204と208を分断するように斜めに設けられている。溝93の幅は、光アイソレータ素子110が挿入可能な限度においてできる限り狭く設定することが好ましい。また、光アイソレータ素子110が挿入された溝93内は光学接着剤(図示せず)によって充填されており、これによって光アイソレータ素子110が溝93内に固定されている。

[0088]

各サーキュレータ120には、光分離結合部211,212が備えられており、光分離結合部211の一方の側には埋め込み型光導波路201,202が配置され、他方の側には埋め込み型光導波路203,204が配置されており、光分離結合部212の一方の側には埋め込み型光導波路205,206が配置され、

他方の側には埋め込み型光導波路207,208が配置されている。また、図26に示すように、埋め込み型光導波路203と埋め込み型光導波路207とは溝93を介して対向しており、埋め込み型光導波路204と埋め込み型光導波路208も溝93を介して対向している。

[0089]

埋め込み型光導波路205から順方向入射(図26においては右方向)された 光が埋め込み型光導波路202から出射する場合、埋め込み型光導波路202からの逆方向(図26においては左方向)入射では、埋め込み型光導波路206から出射する。また、埋め込み型光導波路205から順方向入射(図26においては右方向)された光が、埋め込み型光導波路201から出射する場合、埋め込み型光導波路201からの逆方向(図26においては左方向)入射では、埋め込み型光導波路206から出射する。

[0090]

本実施態様にかかる導波路埋め込み型光回路90は、このような構成を有するサーキュレータ120が複数個アレイ状に配置されてなり、溝93に光アイソレータ素子110が挿入されることによって光サーキュレータアレイとして機能する。

[0091]

埋め込み型光導波路204(203)と埋め込み型光導波路208(207)が、溝93を介して対向している領域100の構造は、図3乃至図8を用いて説明した通りであり、一対のスポットサイズ変換素子を構成している。これにより、上記実施態様にかかる導波路埋め込み型光回路10(光アイソレータアレイ)と同様、溝93において生じる回折損失が大幅に低減されている。

[0092]

図27は、光アイソレータ素子110の構造を示す略斜視図である。

[0093]

図27に示すように、光アイソレータ素子110は、偏光を45°回転させるファラデー回転子111と、ファラデー回転子111の一方の面において所定の間隔ごとに設けられた複数の複屈折素子112と、ファラデー回転子111の前

記一方の面に対向する他方の面おいて所定の間隔ごとに設けられた複数の複屈折素子113とによって構成されている。図27に示すように、複屈折素子112と複屈折素子113とは、互いに対向しないように交互に配置されている。複屈折素子112の光学軸と複屈折素子113の光学軸とは互いに45°の角度をなしている。

[0094]

この場合、複屈折素子112が設けられている領域と複屈折素子113が設けられている領域の境界線に対し、複屈折素子112, 113の光学軸をそれぞれ145°, 1130°に設定してもよいが、上記境界線に対し、複屈折素子112, 11300光学軸をそれぞれ120°に設定することが好ましい。これによれば、複屈折素子1122と複屈折素子113が同一構成となることから、生産性を高めることが可能となる。

[0095]

このような構成を有する光アイソレータ素子110は、埋め込み型光導波路204(208)より出射する光のビームスポットS1が複屈折素子112の設けられている部分に位置するとともに、埋め込み型光導波路203(207)より出射する光のビームスポットS2が複屈折素子113の設けられている部分に位置するように溝93に挿入される。

[0096]

図28は、溝93に光アイソレータ素子110を挿入した状態における各サーキュレータ120内の光路を説明するための模式図である。図28においては、複屈折素子112,113の光学軸がそれぞれ+45°,0°に設定されているが、上述の通り、これらの光学軸をそれぞれ+22.5°,-67.5°に設定すれば、同じ種類の複屈折素子によって光アイソレータ素子110を構成することが可能となる。

[0097]

図28に示すように、溝93に光アイソレータ素子110が挿入されると、埋め込み型光導波路204,208間の光路にはファラデー回転子111と複屈折素子112が介在し、埋め込み型光導波路203,207間の光路にはファラデ

一回転子111と複屈折素子113が介在することになる。

[0098]

このため、埋め込み型光導波路202へ入力される光(逆方向の光)については、光分離結合部211において分離し埋め込み型光導波路203,204を伝搬した後、光アイソレータ素子110を通過し、光分離結合部212において同位相で干渉して合成される。一方、埋め込み型光導波路205へ入力される光(順方向の光)については、光分離結合部212において分離し埋め込み型光導波路207,208を伝搬した後、光アイソレータ素子110を通過し、光分離結合部211において逆位相で干渉して合成される。これにより、埋め込み型光導波路205へ入力される順方向の光は埋め込み型光導波路202へ出力し、埋め込み型光導波路205へ入力される逆方向の光は埋め込み型光導波路206へ出力する。つまり、サーキュレータとして機能する。したがって、溝93に光アイソレータ素子110を挿入すれば、本実施態様にかかる導波路埋め込み型光回路90を光サーキュレータアレイとして利用することが可能となる。

[0099]

尚、光アイソレータ素子110の構造としては図27に示す構造のみならず、図29(a),(b)に示すように、複屈折素子112,113を櫛形状に加工し、これらをファラデー回転子111の対向する面にそれぞれ貼り合わせた構造としても構わない。この場合、櫛形加工された複屈折素子112の櫛歯部分112aが複屈折素子113の切り欠き部分113bに対向し、複屈折素子113の櫛歯部分113aが複屈折素子112の切り欠き部分112bに対向するように貼り合わせ、ビームスポットS1が複屈折素子112の櫛歯部分112aに位置し、ビームスポットS2が複屈折素子113の櫛歯部分113aに位置するように溝93に挿入すれば、図27に示す光アイソレータ素子110と同じ機能を実現することができる。光アイソレータ素子110を図29に示す構造とすれば、複屈折素子112,113がそれぞれ1つの部品となることから、ファラデー回転子111への貼り合わせ工程を容易に行うことが可能となる。

[0100]

図30は、溝93に挿入可能な他の光アイソレータ素子130の構造を示す略

斜視図である。

[0101]

図30に示す光アイソレータ素子130は、偏光を45°回転させるファラデー回転子131と、ファラデー回転子131の一方の面に設けられた複屈折素子132、133と、ファラデー回転子131の前記一方の面に対向する他方の面に設けられた複屈折素子134、135とによって構成されている。図30に示すように、複屈折素子132と複屈折素子133は、ファラデー回転子131の前記一方の表面において交互に設けられ、複屈折素子134と複屈折素子135は、ファラデー回転子71の前記他方の表面において交互に設けられており、複屈折素子132と複屈折素子134とが互いに対向し、複屈折素子133と複屈折素子135とが互いに対向するように配置されている。

[0102]

複屈折素子132の光学軸と複屈折素子133の光学軸とは互いに直交しており、複屈折素子134の光学軸と複屈折素子135の光学軸とは互いに直交している。さらに、複屈折素子132の光学軸と複屈折素子134の光学軸とはほぼ45°の角度をなしており、複屈折素子133の光学軸と複屈折素子135の光学軸とはほぼ45°の角度をなしている。

[0103]

この場合も、複屈折素子132と複屈折素子133との境界線(複屈折素子134と複屈折素子135との境界線)に対し、複屈折素子132,133の光学軸をそれぞれ90°,0°に設定し、複屈折素子134,135の光学軸をそれぞれ+45°,-45°に設定してもよいが、上記境界線に対し、複屈折素子132,133の光学軸をそれぞれ+22.5°,-67.5°に設定し、複屈折素子134,135の光学軸をそれぞれ+67.5°,-22.5°に設定することが好ましい。これによれば、複屈折素子132,133からなる板状体と複屈折素子134,135からなる板状体が同一構成となることから、生産性を高めることが可能となる。

[0104]

このような構成を有する光アイソレータ素子130は、埋め込み型光導波路2

04 (208)より出射する光のビームスポットS1が複屈折素子132,13 4の設けられている部分に位置するとともに、埋め込み型光導波路203 (207)より出射する光のビームスポットS2が複屈折素子133,135の設けられている部分に位置するように溝93に挿入される。

[0105]

図31は、溝93に光アイソレータ素子130を挿入した状態における各サーキュレータ120内の光路を説明するための模式図である。図31においては、複屈折素子132,133の光学軸がそれぞれ90°,0°に設定され、複屈折素子134,135の光学軸がそれぞれ+45°,-45°に設定されているが、上述の通り、これらの光学軸をそれぞれ+22.5°,-67.5°,-22.5°,+67.5°に設定すれば、生産性を高めることが可能となる。

[0106]

図31に示すように、溝93に光アイソレータ素子130が挿入されると、埋め込み型光導波路204,208間の光路にはファラデー回転子131と複屈折素子132,134が介在し、埋め込み型光導波路203,207間の光路にはファラデー回転子131と複屈折素子133,135が介在することになる。

[0107]

このため、埋め込み型光導波路202へ入力される光(逆方向の光)については、光分離結合部211において分離し埋め込み型光導波路203,204を伝搬した後、光アイソレータ素子130を通過し、光分離結合部212において同位相で干渉して合成される。一方、埋め込み型光導波路205へ入力される光(順方向の光)については、光分離結合部212において分離し埋め込み型光導波路207,208を伝搬した後、光アイソレータ素子130を通過し、光分離結合部211において逆位相で干渉して合成される。これにより、埋め込み型光導波路205へ入力される順方向の光は埋め込み型光導波路202へ出力し、埋め込み型光導波路205へ入力される逆方向の光は埋め込み型光導波路206へ出力する。つまり、サーキュレータとして機能する。したがって、溝93に光アイソレータ素子130を挿入した場合においても、本実施態様にかかる導波路埋め込み型光回路90を光サーキュレータアレイとして利用することが可能となる。

# [0108]

尚、光アイソレータ素子130の構造としては図30に示す構造のみならず、 図32(a),(b)に示すように、複屈折素子132~135を櫛形状に加工 し、複屈折素子132,133の櫛歯部分132a,133aが複屈折素子13 2, 133の切り欠き部分132b, 133bにそれぞれ嵌合するように一体化 し、複屈折素子134,135の櫛歯部分134a,135aが複屈折素子13 4, 135の切り欠き部分134b, 135bにそれぞれ嵌合するように一体化 して、これらをファラデー回転子131の対向する面にそれぞれ貼り合わせた構 造としても構わない。この場合、複屈折素子132の櫛歯部分132aが複屈折 素子134の櫛歯部分134aに対向し、複屈折素子133の櫛歯部分133a が複屈折素子135の櫛歯部分135aに対向するように貼り合わせ、ビームス ポットS1が複屈折素子132,134の櫛歯部分132a,134aに位置し 、ビームスポットS2が複屈折素子133,135の櫛歯部分133a,135 aに位置するように溝93に挿入すれば、図30に示す光アイソレータ素子13 0と同じ機能を実現することができる。光アイソレータ素子130を図32に示 す構造とすれば、複屈折素子132,133が1つの部品となり、複屈折素子1 34,135が1つの部品となることから、ファラデー回転子131への貼り合 わせ工程を容易に行うことが可能となる。

### [0109]

このように、本実施態様にかかる導波路埋め込み型光回路90においては、光サーキュレータ120が複数設けられ、各光サーキュレータ120に含まれる埋め込み型光導波路205~208がスポットサイズ変換素子を含んでいることから、溝93において生じる回折損失が大幅に削減される。したがって、小型化が可能であるという導波路埋め込み型の光回路の利点を活かしつつ、各光サーキュレータ120において発生する回折損失を低減することが可能となる。

# [0110]

本発明は、以上の実施態様に限定されることなく、特許請求の範囲に記載され た発明の範囲内で種々の変更が可能であり、それらも本発明の範囲内に包含され るものであることはいうまでもない。

# [0111]

例えば、上記各実施態様においては、埋め込み型光導波路の第1の光導波路部分に対応する領域にも光学樹脂層105が設けられているが、光学樹脂層105は第2の光導波路部分のクラッド(第2のクラッド)として機能することから、第1の光導波路部分に対応する部分においては光学樹脂層105を省略しても構わない。また、第2のクラッドとしても光学樹脂層105を用いる必要はなく、下部クラッド102及び上部クラッド103と屈折率が異なっている限り、他の材料を用いても構わない。

[0112]

# 【実施例】

## [実施例1]

上記埋め込み型光導波路21に含まれるスポットサイズ変換素子、すなわち、 基板11、下部クラッド102-1、上部クラッド103-1、コア領域104 -1及び光学樹脂層105-1のみからなるスポットサイズ変換素子を作製した

### [0113]

コア領域104-1 (第1のコア)の材料としてはゲルマニウムを添加したシリカガラス(屈折率:nic=1.4558)を用い、下部クラッド102-1及び上部クラッド103-1 (第1のクラッド=第2のコア)の材料としてはBPSG(ボロンとリンを添加したシリカガラス、屈折率:nic=1.4501)を用い、光学樹脂層105-1 (第2のクラッド)の材料としては光学接着剤(屈折率:nic=1.4473)を用いた。

### [0114]

# [0115]

また、下部クラッド102-1及び上部クラッド103-1からなる積層体(第1のクラッド=第2のコア)については、長さを $2400\mu$ m、高さを $35\mu$ m、幅を $34\mu$ mに設定した。このうち、第1のコアであるコア領域104-1の高さ及び幅が一定に設定されている $200\mu$ mの区間(第1の光導波路部分に対応する領域)については第1のクラッドとして機能し、コア領域104-1が存在しない $1200\mu$ mの区間(第2の光導波路部分に対応する領域)については第2のコアとして機能する。また、コア領域104-1がテーパ形状となっている $1000\mu$ mの区間(遷移導波路部分に対応する領域)については、第1のクラッドとしての機能から第2のコアとしての機能へと徐々に変化する。

# [0116]

このような構造を有するスポットサイズ変換素子に対し、埋め込み型光導波路 21の第1の光導波路部分からスポットサイズが約10μmである光を入射し、第2の光導波路部分から出射する光の光電界モード分布を測定した。その結果、第2の光導波路部分から出射する光のスポットサイズは約28μmであり、2.8倍に拡大されていることが確認された。

#### [0117]

#### [実施例2]

図1に示す導波路埋め込み型光回路10と同じ構造を有する実施例2の光アイ ソレータアレイを作製した。

### [0118]

実施例2の光アイソレータアレイに含まれる各スポットサイズ変換素子は、実施例1のそれと全く同じ材料・サイズからなる。スポットサイズ変換素子を分断する溝については、幅を600 $\mu$ mに設定し、形成角度 $\theta$ gを5°に設定した。また、溝に挿入した光アイソレータ素子としては、厚さ370 $\mu$ mのビスマス置換希土類鉄ガーネットからなり波長1. 55 $\mu$ mにおける回転角が45°であるファラデー回転子の両面に、楔形の偏光ガラスからなる2つの偏光子が図17に示すように貼り付けられた構成を有するものを用い、挿入角度 $\theta$ fが0. 6°となるように溝に挿入し、磁界を印加した。

# [0119]

そして、一方の埋め込み型光導波路に波長1.55μmの光を伝搬させ、他方の埋め込み型光導波路に現れる光の強度を測定することにより、消光比及び挿入損失を算出した。その結果、消光比は29dB、挿入損失は1.0dBであり、非常に良好な特性が得られた。

[0120]

# [実施例3]

実施例2の光アイソレータアレイに設けられた溝の幅を $500\mu$ m(形成角度  $\theta$  g =  $5^{\circ}$  )に設定した、実施例3の光アイソレータアレイを作製した。また、溝に挿入した光アイソレータ素子としては、厚さ $370\mu$ mのビスマス置換希土類鉄ガーネットからなり波長1. $55\mu$ mにおける回転角が $45^{\circ}$  であるファラデー回転子の両面に、x カット水晶板からなる厚さ $46\mu$ mの複屈折素子が図19に示すように貼り付けられた構成を有するものを用い、挿入角度 $\theta$  f が 0. $6^{\circ}$  となるように溝に挿入し、磁界を印加した。

# [0121]

そして、一方の埋め込み型光導波路に波長1.55μmの光を伝搬させ、他方の埋め込み型光導波路に現れる光の強度を測定することにより、消光比及び挿入損失を算出した。その結果、消光比は26dB、挿入損失は1.3dBであり、消光比の偏波依存性は0.4dBと非常に良好な特性が得られた。

[0122]

### [実施例4]

上記導波路埋め込み型光回路90と同じ構造を有する、実施例4の光サーキュレータアレイを作製した。

#### [0123]

実施例4の光アイソレータアレイに含まれる各スポットサイズ変換素子は、実施例1のそれと全く同じ材料・サイズからなる。スポットサイズ変換素子を分断する溝については、幅を500μmに設定し、形成角度θgを5°に設定した。また、溝に挿入した光アイソレータ素子としては、厚さ370μmのビスマス置換希土類鉄ガーネットからなり波長1.55μmにおける回転角が45°であるファラデー回転子の両面に、xカット水晶板からなる厚さ46μmの複屈折素子

が図30に示すように貼り付けられた構成を有するものを用い、挿入角度θfが 0.6°となるように溝に挿入し、磁界を印加した。

#### [0124]

そして、図26に示す埋め込み型光導波路205,206,201,202をそれぞれポートA,B,C,Dとした場合、入力ポートをAとし出力ポートをCとした場合の損失は22.3dB、入力ポートをAとし出力ポートをDとした場合の損失は1.6dB、入力ポートをDとし出力ポートをAとした場合の損失は20.4dB、入力ポートをDとし出力ポートをBとした場合の損失は1.8dBであり、非常に良好な特性が得られた。

## [0125]

また、比較のため、図26に示す領域100にスポットサイズ変換素子を用いることなく、埋め込み型光導波路203,204,207,208の全区間において、コア領域の高さ及び幅をいずれも7μmに固定した比較例による光サーキュレータアレイを作製し、実施例4と同様の測定を行った。その結果、入力ポートをAとし出力ポートをDとした場合の損失が8.9dBであり、実施例4の光サーキュレータアレイに比べて挿入損失が大きかった。これにより、スポットサイズ変換により回折損失が大幅に低減されていることが確認された。

### [0126]

#### 【発明の効果】

以上説明したように、本発明においては、対となるスポットサイズ変換素子が 溝を介して対向しており、溝部分においてスポットサイズが拡大されていること から、信号光が溝を経由することによって生じる回折損失を大幅に低減すること が可能となる。これにより、小型化が可能であるという導波路埋め込み型の光回 路の利点を活かしつつ、各チャンネルにおいて発生する回折損失を低減すること が可能となるので、良好な特性を有するアレイタイプの導波路埋め込み型光回路 を提供することが可能となる。

#### 【図面の簡単な説明】

#### 【図1】

本発明の好ましい実施態様にかかる導波路埋め込み型光回路(光アイソレータ

アレイ)10を示す図であり、(a)は略上面図、(b)は略側面図である。

【図2】

光アイソレータ素子30の構造を示す略斜視図である。

【図3】

図1に示す領域100を抜き出して示す略斜視図である。

【図4】

図1に示す領域100を図3とは逆方向から見た略斜視図である。

【図5】

図3に示すA-A線に沿った断面図である。

【図6】

図3に示すB-B線に沿った断面図である。

【図7】

コア領域104-1,104-2の先端部を拡大して示す略平面図である。

【図8】

領域100の端面部分における下部クラッド102-1, 102-2及び上部クラッド103-1, 103-2とコア領域104-1, 104-2との位置関係を詳細に示す図である。

【図9】

導波路埋め込み型光回路10の製造過程における、領域100の一状態を示す 斜視図である。

【図10】

導波路埋め込み型光回路10の製造過程における、領域100の一状態を示す 斜視図である。

【図11】

導波路埋め込み型光回路10の製造過程における、領域100の一状態を示す 斜視図である。

【図12】

導波路埋め込み型光回路10の製造過程における、領域100の一状態を示す 斜視図である。

#### 【図13】

導波路埋め込み型光回路10の製造過程における、領域100の一状態を示す 斜視図である。

#### 【図14】

導波路埋め込み型光回路10の製造過程における、領域100の一状態を示す 斜視図である。

# 【図15】

光アイソレータ素子30が挿入された溝13の状態を拡大して示す模式的な断面図である。

#### 【図16】

溝13の形成角度 $\theta$ gと光アイソレータ素子30の挿入角度 $\theta$ fとの好ましい関係を示すグラフである。

### 【図17】

溝13に挿入可能な他の光アイソレータ素子50の構造を示す略断面図である

# 【図18】

光アイソレータ素子50が挿入された溝13の状態を拡大して示す模式的な断面図である。

### 【図19】

溝13に挿入可能なさらに他の光アイソレータ素子60の構造を示す略斜視図である。

## 【図20】

(a) は複屈折素子  $62\sim65$  の光学軸をそれぞれ90°, 0°, +45°, -45° に設定して例を示し、(b) は複屈折素子  $62\sim65$  の光学軸をそれぞれ +22.5°, -67.5°, +67.5°, -22.5° に設定した例を示す図である。

#### 【図21】

溝13に挿入可能なさらに他の光アイソレータ素子70の構造を示す略斜視図である。

【図22】

(a) は複屈折素子 $72\sim75$ の光学軸をそれぞれ90°, 0°, +45°, -45° に設定して例を示し、(b) は複屈折素子 $72\sim75$ の光学軸をそれぞれ+22.5°, -67.5°, +67.5°, -22.5° に設定した例を示す図である。

【図23】

図19に示す光アイソレータ素子60を製造する方法の一例を示す工程図である。

【図24】

図21に示す光アイソレータ素子70を製造する方法の一例を示す工程図である。

【図25】

溝13に挿入可能なさらに他の光アイソレータ素子80の構造を示す略斜視図である。

【図26】

本発明の好ましい他の実施態様にかかる導波路埋め込み型光回路(光サーキュレータアレイ)90を示す略上面図である。

【図27】

光アイソレータ素子110の構造を示す略斜視図である。

【図28】

溝93に光アイソレータ素子110を挿入した状態における各サーキュレータ 120内の光路を説明するための模式図である。

【図29】

(a)は変形例による光アイソレータ素子110が溝93に挿入された状態を部分的に示す略斜視図であり、(b)は変形例による光アイソレータ素子110 を構成する複屈折素子112,113の構造を部分的に示す略斜視図である。

【図30】

溝93に挿入可能な他の光アイソレータ素子130の構造を示す略斜視図である。

# 【図31】

溝93に光アイソレータ素子130を挿入した状態における各サーキュレータ 120内の光路を説明するための模式図である。

#### 【図32】

(a)は変形例による光アイソレータ素子130が溝93に挿入された状態を部分的に示す略斜視図であり、(b)は変形例による光アイソレータ素子130 を構成する複屈折素子132~135の構造を部分的に示す略斜視図である。

# 【図33】

回折現象に起因する損失発生のメカニズムを説明するための図であり、(a) はコア径が小さい場合、(b)とコア径が大きい場合を示している。

# 【符号の説明】

- 10 導波路埋め込み型光回路(光アイソレータアレイ)
- 11 基板
- 12,92 導波路層
- 13,93 溝
- 14 光学接着剤
- 21, 22, 201~208 埋め込み型光導波路
- 30, 50, 60, 70, 80, 110, 130 光アイソレータ素子
- 31, 51, 61, 71, 81, 111, 131 ファラデー回転子
- 32, 33, 52, 53 偏光子
- 61', 71' ファラデー回転子ウエーハ
- 62~65,72~75,82~85,112,113,132~135 複 屈折素子
  - 69,79 複屈折材料ウエーハ
  - 90 導波路埋め込み型光回路(光サーキュレータアレイ)
- 100 スポットサイズ変換素子を含む領域
- 102 下部クラッド
- 103 上部クラッド
- 104 コア領域

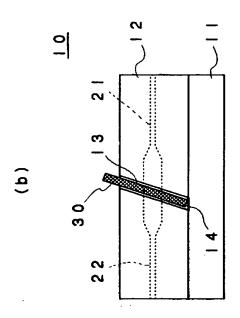
# 特2002-321305

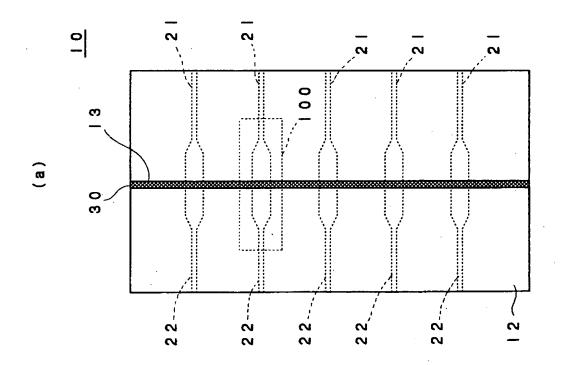
- 105 光学樹脂層
- 112a, 113a, 132a, 133a, 134a, 135a 櫛歯部分
- 112b, 113b, 132b, 133b, 134b, 135b 切り欠き部分
- 120 光サーキュレータ
- 211,212 光分離結合部

【書類名】

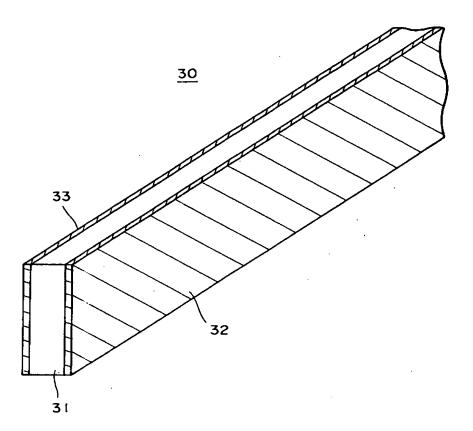
図面

【図1】

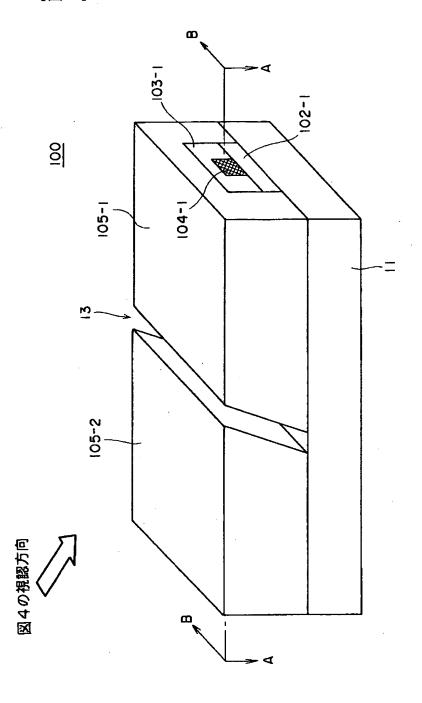




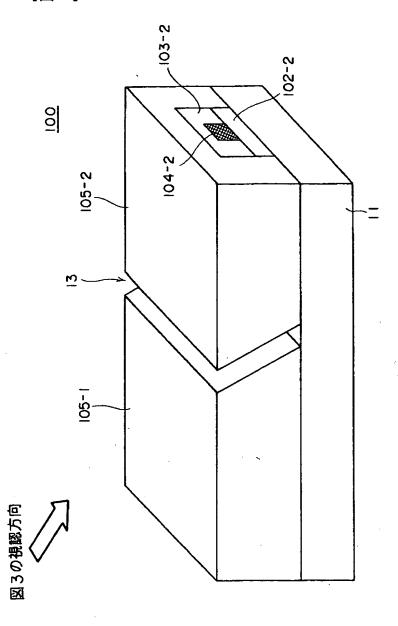
【図2】



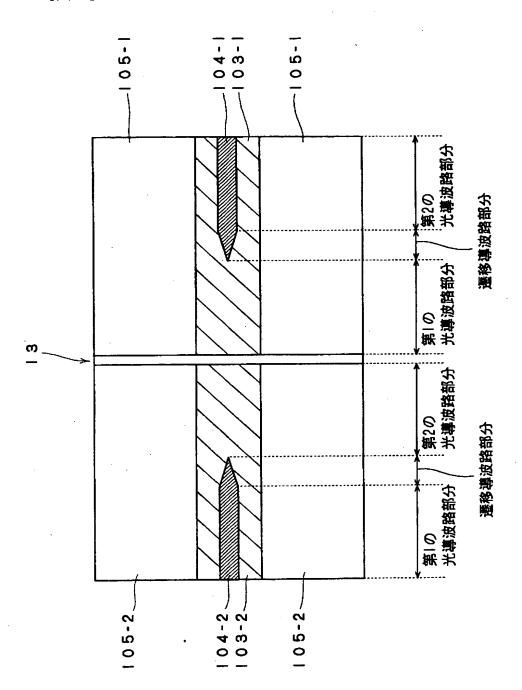
【図3】



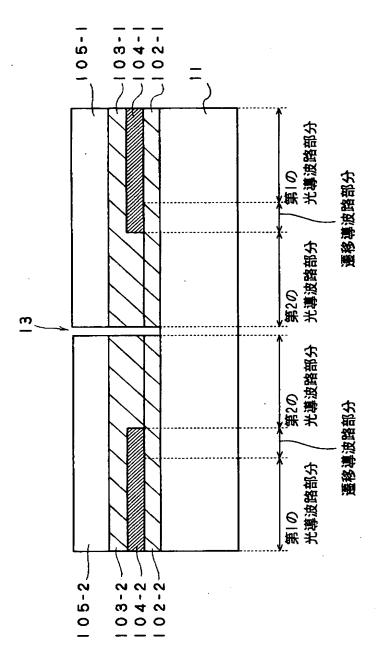
【図4】



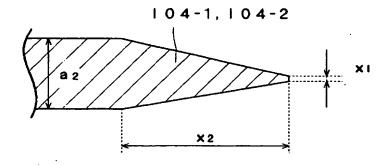
【図5】



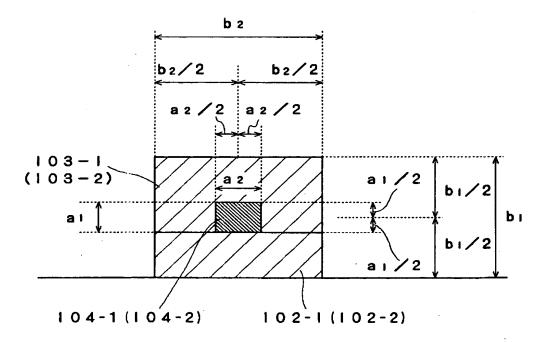




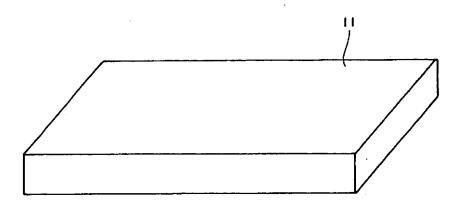
【図7】



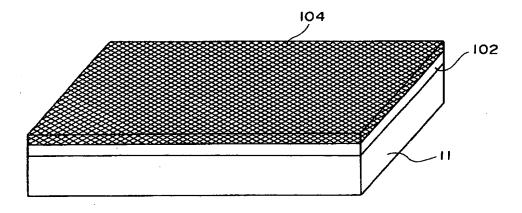
【図8】



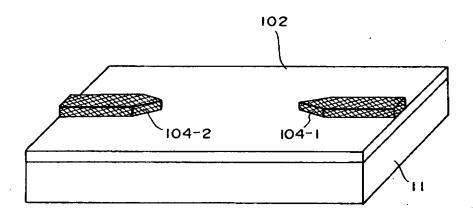
【図9】



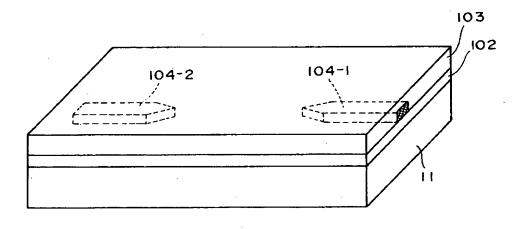
【図10】



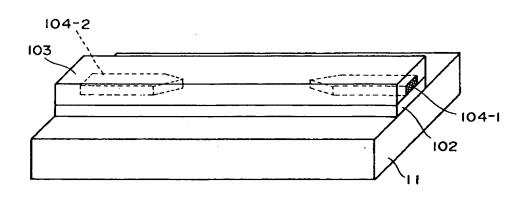
【図11】



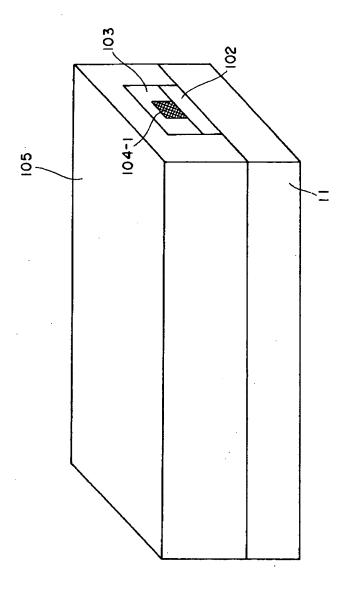
【図12】



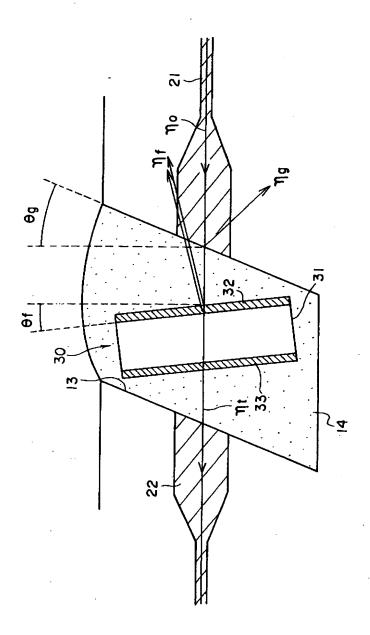
【図13】



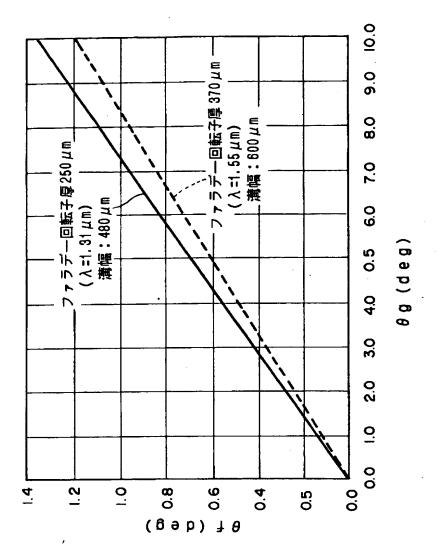
【図14】



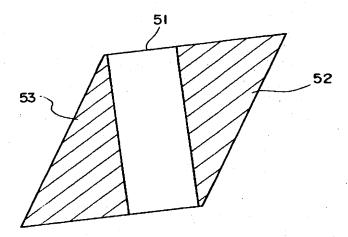
【図15】



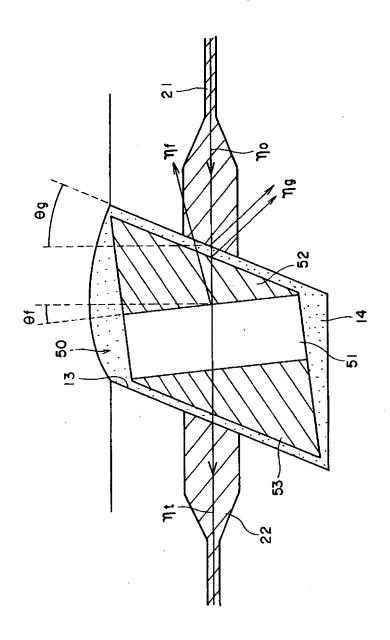
【図16】



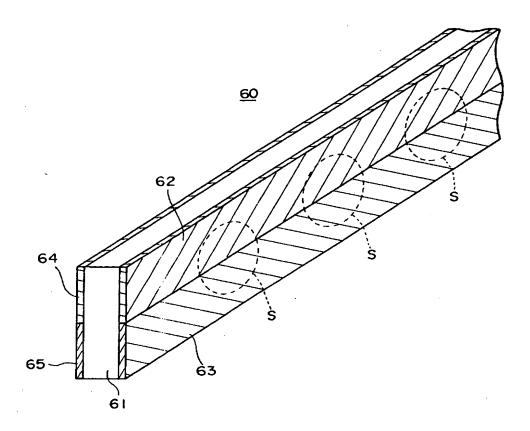
【図17】



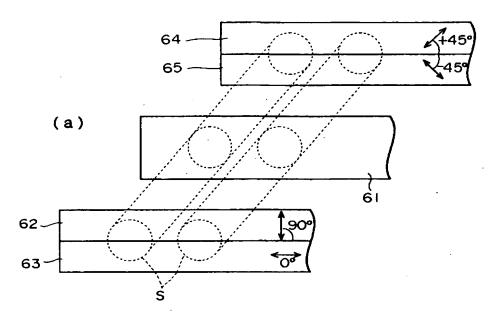


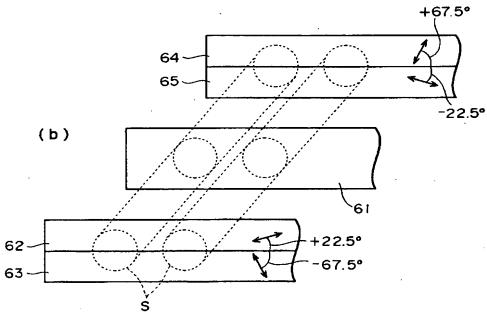


【図19】

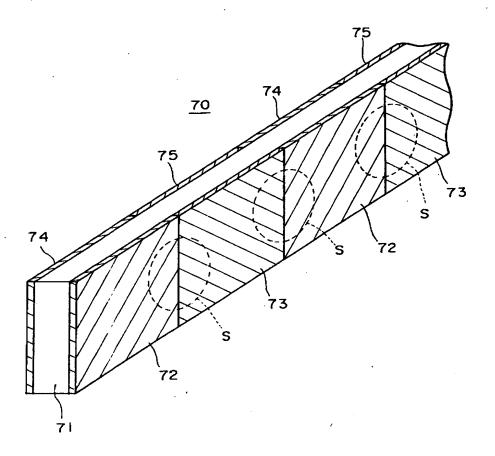


【図20】

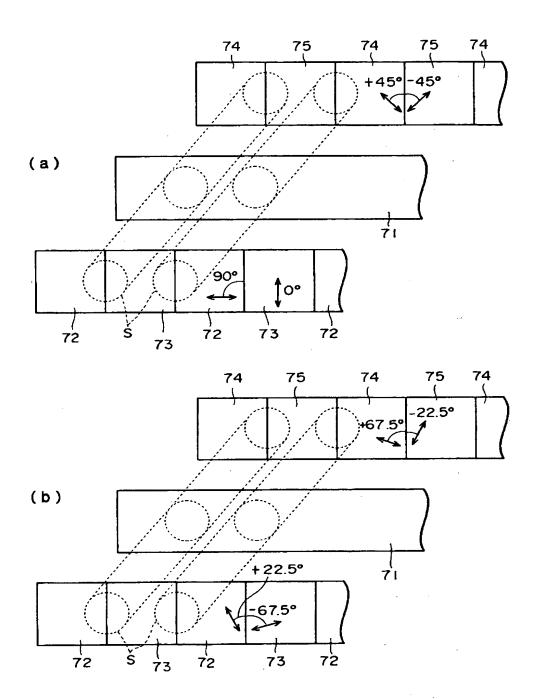




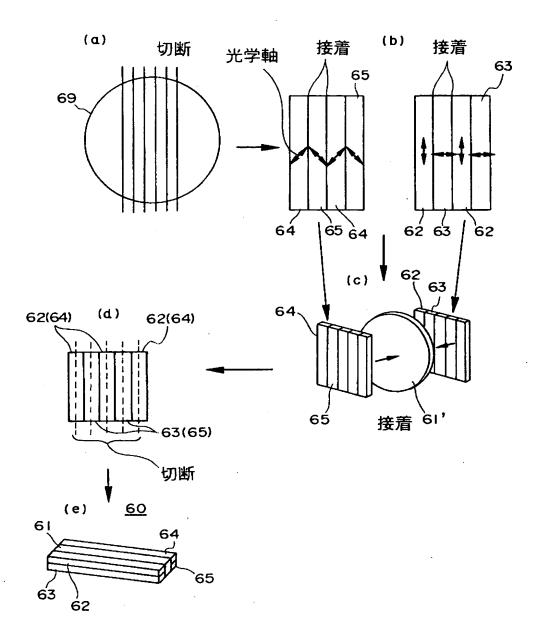
【図21】



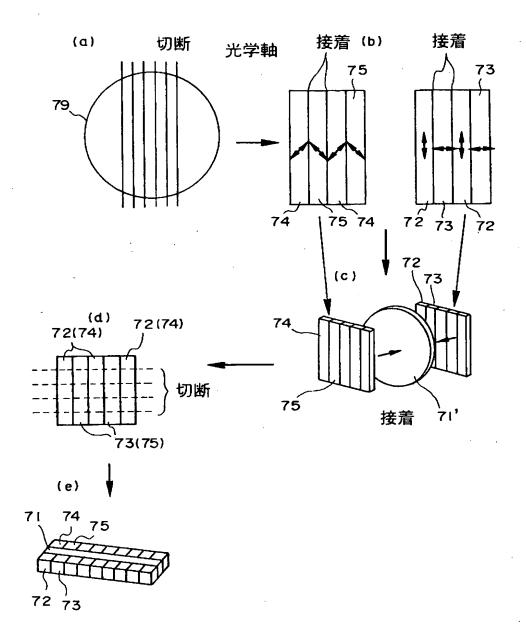
【図22】



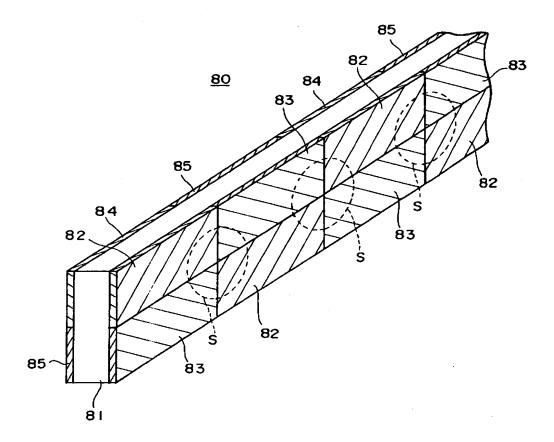
【図23】



【図24】

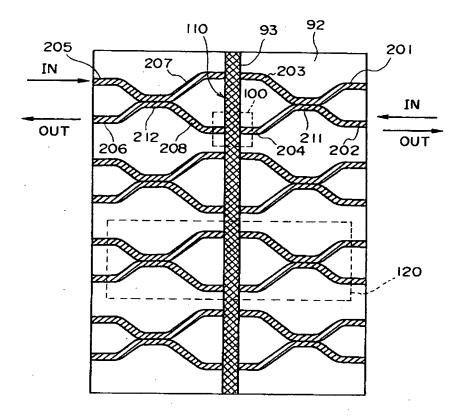


【図25】

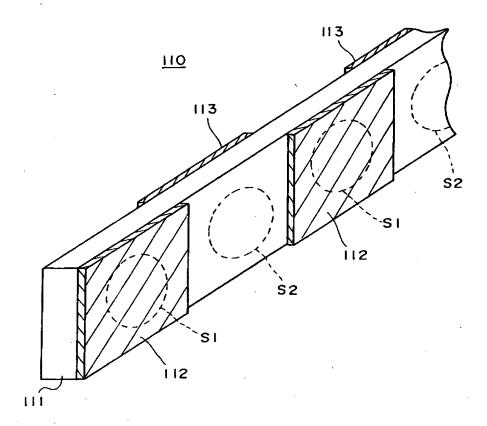


【図26】

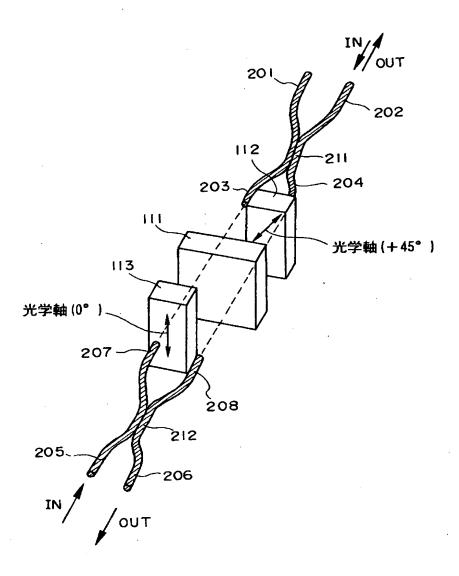
<u>90</u>



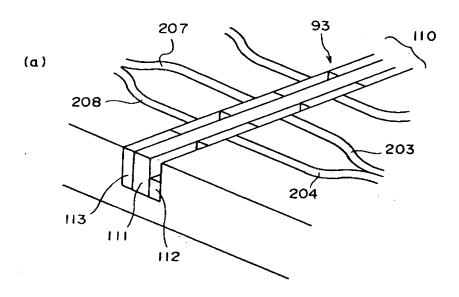
【図27】

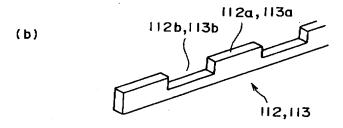


【図28】

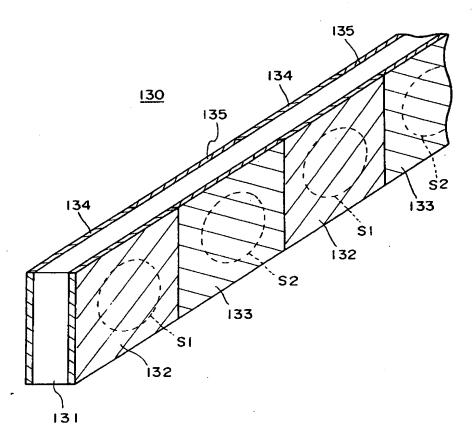


【図29】

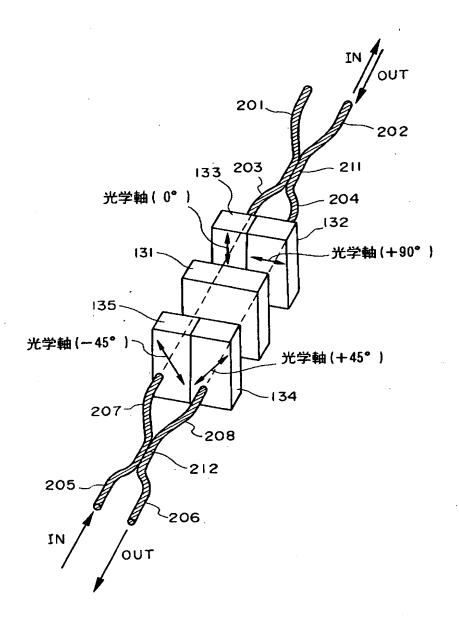




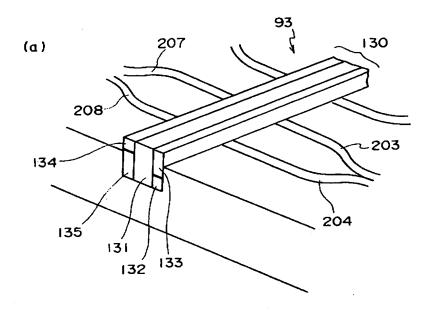
【図30】

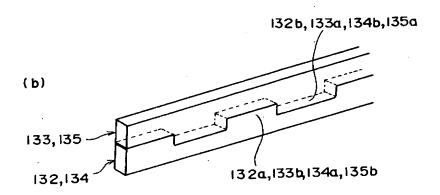


【図31】

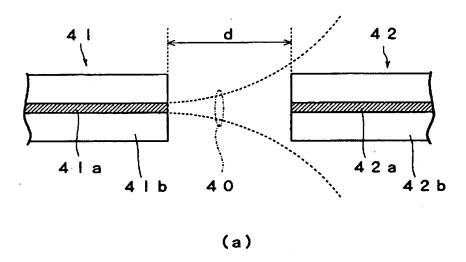


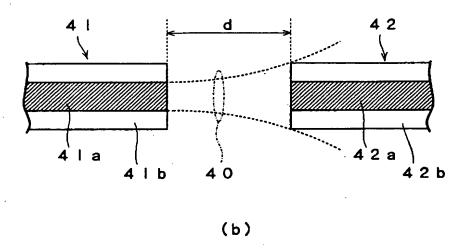
【図32】





【図33】





【書類名】

要約書

【要約】

【課題】 アレイタイプの導波路埋め込み型光回路において溝部で発生する損失 を低減する。

【解決手段】 導波路層12と、導波路層12に設けられた溝13と、溝13を介して対向する複数対のスポットサイズ変換素子とを備える。スポットサイズ変換素子は、いずれも、第1のコア及び第1のクラッドからなる第1の光導波路部分と第1のクラッドの延長部分である第2のコア及び第2のクラッドからなる第2の光導波路部分とを備えている。これによれば、ビームスポットが溝部において拡大されることから、回折現象に基づく損失を大幅に低減することが可能となる。これにより、小型化が可能であるという導波路埋め込み型の光回路の利点を活かしつつ、各チャンネルにおいて発生する回折損失を低減することが可能となる。

【選択図】

図 1

# 出願人履歴情報

識別番号

[000003067]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住 所

東京都中央区日本橋1丁目13番1号

氏 名

ティーディーケイ株式会社